

PXI5690系列 数据采集卡

产品使用手册

V6.00.01



关于本手册

本手册为阿尔泰科技推出的 PXI5690-D3、PXI5690-D6 数据采集卡的用户手册，其中包括快速上手、功能概述、设备特性、AI 模拟量输入 DIO 数字量输入输出、产品保修等。



为了方便阅读，下述将 PXI5690-D3、PXI5690-D6 数据采集卡简称为 PXI5690。

文档版本：V6.00.01

选型指南

参数	AI				DIO
型号	分辨率	采样速率	通道数	量程	通道数
PXI5690-D3	16bit	250Ksps	64 路单端/32 路差分	±30V	16 路
PXI5690-D6	16bit	250Ksps	64 路单端/32 路差分	±60V	16 路

目 录

■ 关于本手册	1
■ 选型指南	2
■ 1 快速上手	6
1.1 产品包装内容	6
1.2 安装指导	6
1.2.1 注意事项	6
1.2.2 应用软件	6
1.2.3 软件安装指导	6
1.2.4 硬件安装指导	7
1.3 设备接口定义	7
1.4 板卡使用参数	7
■ 2 功能概述	8
2.1 产品简介	8
2.2 系统框图	8
2.3 规格参数	9
2.3.1 产品概述	9
2.3.2 AI 模拟量输入	9
2.3.3 DIO 数字量输入输出	9
2.3.4 板卡功耗	10
2.3.5 设备配置	10
2.3.6 设备信息查询	10
■ 3 设备特性	11
3.1 板卡外形图	11
3.2 板卡尺寸图	11
3.3 接口定义	12
■ 4 AI 模拟量输入	14
4.1 AI 功能框图	14
4.2 AI 数据采集注意事项	14
4.2.1 使用低阻抗信号源	14
4.2.2 使用高质量电缆	15
4.2.3 选择合适的通道扫描顺序	15

4.2.4	选择合适的采样速率	15
4.3	AI 自动校准 (CAL)	15
4.4	AI 数据格式及码值换算	16
4.5	AI 信号连接	17
4.5.1	浮接信号源	18
4.5.1.1	差分模式 (DIFF)	18
4.5.1.2	无参考地单端模式 (NRSE)	19
4.5.1.3	参考地单端模式 (RSE)	20
4.5.2	接地信号源	20
4.5.2.1	差分模式 (DIFF)	20
4.5.2.2	无参考地单端模式 (NRSE)	21
4.6	AI 数据存储顺序	21
4.6.1	单通道	21
4.6.2	多通道	22
4.7	AI 内时钟与外时钟	22
4.7.1	时钟输入输出的连接	22
4.7.2	内时钟功能及时钟输出	22
4.7.3	外时钟功能及时钟输出	22
4.8	AI 采集模式	23
4.8.1	按需单点采样	23
4.8.2	有限点采样	23
4.8.3	连续采样	24
4.9	AI 触发功能	25
4.10	多卡同步的实现方法	25
4.10.1	背板时钟同步功能	25
4.10.2	其他同步功能	26
■ 5	数字量输入输出	27
5.1	DI/DO 数字量输入输出功能框图	27
5.2	DI 数字量输入的连接方式	27
5.3	DO 数字量输出的连接方式	28
■ 6	触发	29
6.1	触发源选择	29
6.1.1	触发源	29
6.2	触发模式	30
6.2.1	开始触发	30
6.2.1.1	硬件延时触发	30

6.2.1.2 重触发.....	31
6.2.2 暂停触发.....	32
7 产品保修.....	33
7.1 保修.....	33
7.2 技术支持与服务.....	33
7.3 返修注意事项.....	33
附录 A：各种标识、概念的命名约定.....	34

1 快速上手

本章主要介绍初次使用 PXI5690 需要了解和掌握的知识，以及需要的相关准备工作，可以帮助用户熟悉 PXI5690 使用流程，快速上手。

1.1 产品包装内容

打开 PXI5690 板卡包装后，用户将会发现如下物品：

- PXI5690 板卡一个。
- 阿尔泰科技软件光盘一张，该光盘包括如下内容：
 - 1)、本公司所有产品驱动程序，用户可在文件夹下找到 ArtDAQ 软件安装包。
 - 2)、用户手册（pdf 格式电子版文档）。

1.2 安装指导

1.2.1 注意事项

- 1)、先用手触摸机箱的金属部分来移除身体所附的静电，也可使用接地腕带。
- 2)、取卡时只能握住卡的边缘或金属托架，不要触碰电子元件，防止芯片受到静电的危害。
- 3)、检查板卡上是否有明显的外部损伤如元件松动或损坏等。如果有明显损坏，请立即与销售人员联系，切勿将损坏的板卡安装至系统。



板卡不能在系统带电的情况下插拔！

1.2.2 应用软件


用户在使用 PXI5690 时，可以根据实际需要安装相关的应用开发环境，例如 Microsoft Visual Studio、NI LabVIEW 等。

ArtDAQ 是北京阿尔泰科技发展有限公司采集设备的驱动程序及开发套件，用以实现从简单到复杂的数据采集任务，高效快速搭建测试系统。

- 支持大多数 ART 硬件设备。
- 支持的操作系统：Windows 10/8/7/XP，LabVIEW RT（Linux 的支持情况，请致电技术支持咨询 400-860-3335）。
- 支持的编程语言和平台有：C/C++，LabVIEW 等。
- 提供 VC、C#、Labview 的编程范例程序，在 {ART Technology Directory\ArtDAQ\Sample} 目录中可以找到。
- 设备驱动提供的 dll，可以在 Windows 平台下的几乎任何编程环境中使用。

1.2.3 软件安装指导

在不同操作系统下安装 PXI5690 的方法一致。

第一步：将产品包装中附带的光盘插入光驱中，等待识别到光盘后，可查找到 ArtDAQ 软件安装包；如果您的硬件平台设备没有光驱，请从阿尔泰科技官网下载 ArtDAQ 软件安装包，链接地址：<http://www.art-control.com/>。

第二步：双击 ArtDAQ 软件安装包，进入安装向导，按照向导提示进行每一步安装即完成。

1.2.4 硬件安装指导

将 PXI5690 正确安装在操作设备卡槽中，安装成功后开机，系统会自动安装驱动，若未成功安装驱动按下述方法操作。

- 1)、打开 DMC(设备管理配置工具)。
- 2)、选中要安装的设备，右击选择‘更新驱动’，按向导提示进行下一步安装即完成。

1.3 设备接口定义

PXI5690 相关接口信息可以参见本手册 [《接口定义》](#) 章节。

1.4 板卡使用参数

- ◆ 工作温度范围：-20°C ~ 70°C
- ◆ 工作相对湿度范围：10% ~ +90%RH（无结露）
- ◆ 存储温度范围：-40°C ~ +80°C
- ◆ 存储相对湿度：5% ~ +95% RH（无结露）

2 功能概述

本章主要介绍 PXI5690 的系统组成及基本特性,为用户整体了解 PXI5690 的相关特性提供参考。

2.1 产品简介

PXI5690 系列板卡是本公司推出的一款高输入范围数据采集卡,该系列板卡提供了 $\pm 30V$ 、 $\pm 60V$ 两种输入范围可选型,支持高达 64 路单端/32 路差分模拟量输入通道,16bit 分辨率,最高 250Ksps 采样速率,并且提供了 16 路数字量输入输出。

PXI5690 的主要应用场合为:电子产品质量检测、信号采集、过程控制、伺服控制。

2.2 系统框图

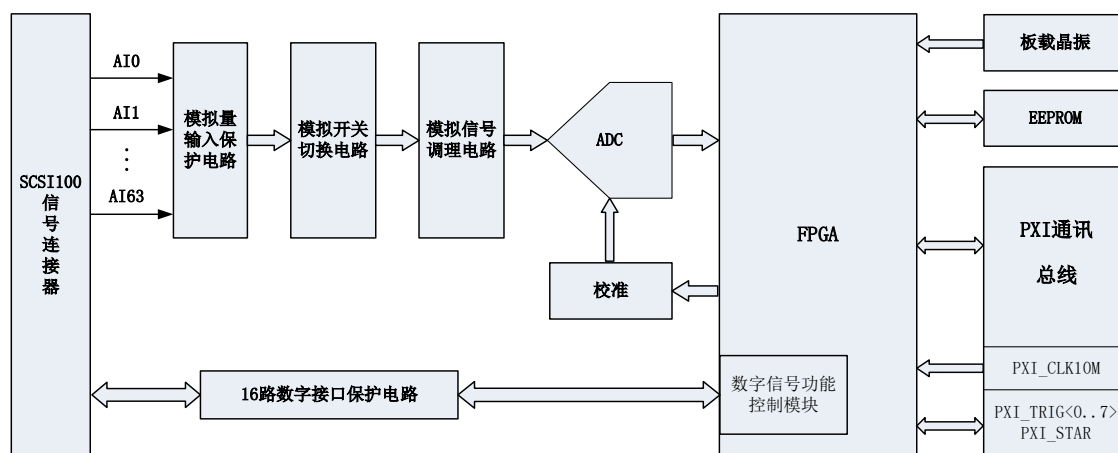


图2-2-1 PXI5690系统框图

PXI5690 系统框图主要由模拟量输入保护电路、模拟开关切换电路、模拟信号调理电路、ADC 模块、FPGA 控制模块、校准电路等组成。

ADC 模块可实现对 64 通道 RSE/NRSE 或 32 通道 DIFF 的采集。输入前端采用模拟开关进行输入通道的切换,支持按需单点采样、有限点采样和连续采样。

数字量输入输出模块包含 8 路数字输入输出及 8 路 PFI 复用功能控制模块(提供可配置数字量输入输出、采样时钟输入输出、数字触发)。

在同步性要求较高的应用中,FPGA 主控芯片的全局时钟源输入可通过切换参考时钟,选择背板的 PXI_CLK10M,使多卡的 FPGA 主控芯片内全局时钟同频率同相位。



用户在切换参考时钟之后,FPGA 主控芯片的 PLL 需要一段时间才能输出稳定的时钟,在此期间 FPGA 会发生复位,因此再次启动任务前需重新初始化任务的所有参数。

2.3 规格参数

2.3.1 产品概述

型号	PXI5690-D3、PXI5690-D6
产品系列	高输入范围数据采集卡
支持操作系统	XP、Win7、Win8、Win10
板卡尺寸	160mm(长) * 100mm(宽) PXI 3U 标准尺寸

2.3.2 AI 模拟量输入

型号	PXI5690-D3	PXI5690-D6
采样范围	±30V	±60V
输入阻抗	300kΩ	600kΩ
保护电压	±100V	
ADC 分辨率	16bit	
通道数	64 路单端/32 路差分	
最大采样速率	250Ksps	
多通道采样速率	各通道最大采样速率 / 设置的采样通道总数	
通道扫描模式	异步循环扫描	
采集模式	按需单点采样、有限点采样、连续采样	
增益误差	±0.1% Max @ FSR	
偏移误差	±3LSB Max	
存储器深度	8K 字 (点) FIFO 存储器	
耦合方式	直流耦合	
校准方式	外部接基准源, 软件界面自动校准	
触发源	软件强制触发、模拟触发、数字触发	
触发源输入范围	模拟触发	AI 首通道触发: 跟随量程
	数字触发	PFIx: 标准 TTL 电平
时钟源	内时钟、外时钟	
外时钟范围	PFIx: 0~250kHz	

2.3.3 DIO 数字量输入输出

通道	Port0: 8 路不带缓存 DIO (P0.<0...7>) Port1: 8 路 PFI (PFI<0...7>/P1)
采样方式	按需单点采样
存储器深度	无
电气标准	TTL 兼容
配置方式	程控 I/O 方向与状态

输入逻辑电平	高电平	最大电压	5V
		最小电压	3V
	低电平	最大电压	0.8V
		最小电压	0V
Source 电流输出 逻辑电平	高电平	最大电压	5.1V @<1mA
		最小电压	4.46V @16.5mA
	低电平	最大电压	0V
		最小电压	0V
Sink 电流输出 逻辑电平	高电平	最大电压	5.1V
		最小电压	4.9V
	低电平	最大电压	0.5V @25mA
		最小电压	0V @<1mA
最大输入范围	0V~5V		
输入/输出速率	10MHz		
下拉电阻	10KΩ		
单通道最大驱动能力	-20mA @Source 电流 25mA @Sink 电流		
过压保护	-5V~10V		



- ① 设备未上电时，请勿连接超过 3.3V 的外部电压至 DIO 通道，以及正常工作时勿长时间超出工作范围，以免损害设备的长期可靠性。
- ② 为降低板卡功耗，建议 DO 使用 Sink 方式。

2.3.4 板卡功耗

型号	典型值	最大值
PXI5690-D3	3W	5W
PXI5690-D6	3W	5W

2.3.5 设备配置

上电状态	ID 号配置	状态及方向
ID 号配置	物理 ID 及用户 PID	

2.3.6 设备信息查询

用户信息	物理 ID
	用户 PID
厂商编号	产品序列号
	其它

3 设备特性

本章主要介绍 PXI5690 相关的设备特性，主要包括板卡外形图、主要元件功能说明、接口定义，为用户在使用 PXI5690 过程中提供相关参考。

3.1 板卡外形图

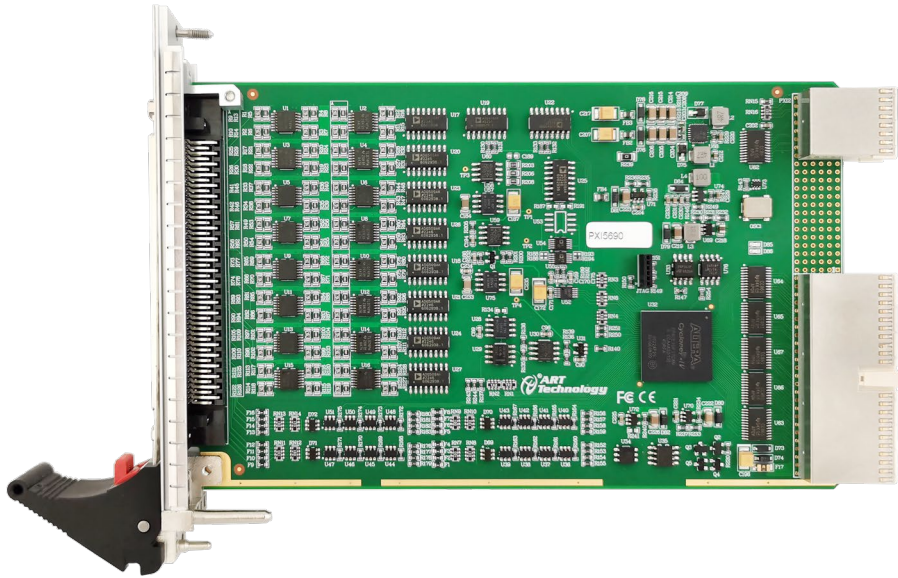


图 3-1-1 PXI5690 正面图

3.2 板卡尺寸图

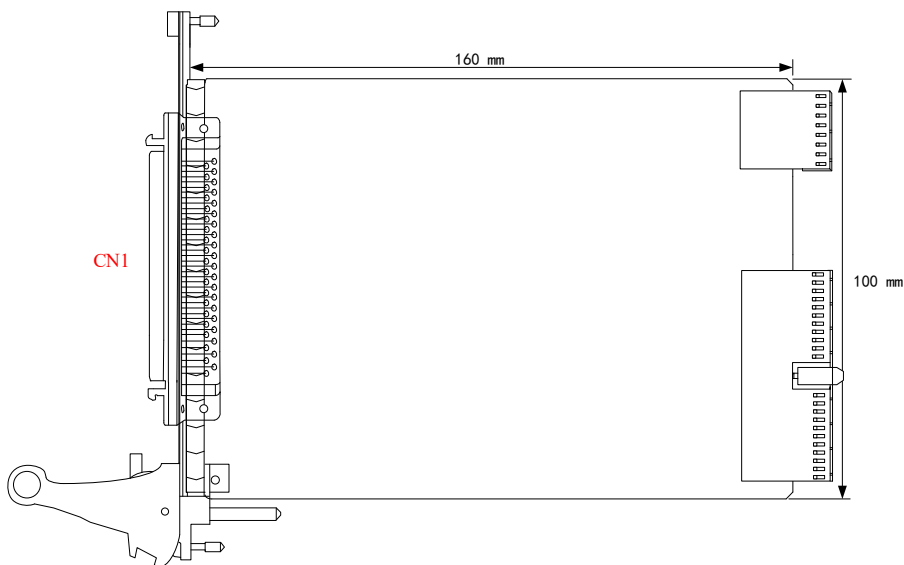


图 3-2-1 PXI5690 板卡尺寸图

CN1: 模拟、数字信号输入输出连接器

3.3 接口定义

AISE	100	50	AI 0
AI 1	99	49	AI 8
AI 9	98	48	AI 2
AGND	97	47	AI 10
AI 3	96	46	AGND
AI 11	95	45	AI 4
AI 5	94	44	AI 12
AI 13	93	43	AI 6
AGND	92	42	AI 14
AI 7	91	41	AGND
AI 15	90	40	AI 16
AI 17	89	39	AI 24
AI 25	88	38	AI 18
AGND	87	37	AI 26
AI 19	86	36	AGND
AI 27	85	35	AI 20
AI 21	84	34	AI 28
AI 29	83	33	AI 22
AGND	82	32	AI 30
AI 23	81	31	AGND
AI 31	80	30	AI 32
AI 33	79	29	AI 40
AI 41	78	28	AI 34
AGND	77	27	AI 42
AI 35	76	26	AGND
AI 43	75	25	AI 36
AI 37	74	24	AI 44
AI 45	73	23	AI 38
AGND	72	22	AI 46
AI 39	71	21	AGND
AI 47	70	20	AI 48
AI 49	69	19	AI 56
AI 57	68	18	AI 50
AI 51	67	17	AI 58
AI 59	66	16	AGND
AGND	65	15	AI 52
AI 53	64	14	AI 60
AI 61	63	13	AI 54
AI 55	62	12	AI 62
AI 63	61	11	AGND
P0.7	60	10	P1.7/ PFI7
P0.6	59	9	P1.6/ PFI6
P0.5	58	8	P1.5/ PFI5
P0.4	57	7	P1.4/ PF4
DGND	56	6	DGND
P0.3	55	5	P1.3/ PFI3
P0.2	54	4	P1.2/ PFI2
P0.1	53	3	P1.1/ PFI1
P0.0	52	2	P1.0/ PFI0
DGND	51	1	DGND

图 3-3-1 连接器引脚定义

表 3-3-1: 管脚功能概述

信号名称	管脚特性	管脚功能概述		参考地	
AI0~AI63	Input	单端模式	AI模拟量输入端		AGND
		差分模式	AI0~AI7: AI0+~AI7+通道正端 AI8~AI15: AI0-~AI7-通道负端		
			AI16~A23: AI16+~AI23+通道正端 AI24~AI31: AI16-~AI23-通道负端		
			AI32~A39: AI32+~AI39+通道正端 AI40~AI47: AI32-~AI39-通道负端		
			AI48~A55: AI48+~AI55+通道正端 AI56~AI63: AI48-~AI55-通道负端		
AISE	Input	NRSE模式, 所有模拟输入信号参考接线端		AGND	
P0.<0..7>	Input/ Output	可配置为静态数字量输入/输出,		DGND	
P1.<0..7> / PFI<0..7>	Input/ Output	P1.<0..7>	静态数字量输入/输出		DGND
		PFI<0..7>	时序输入/ 输出信号	外时钟输入/输出 外部数字触发信号输入/ 输出	
DGND	GND	数字信号地			
AGND	GND	模拟输入信号地			

4 AI 模拟量输入

本章主要介绍 PXI5690 AI 模拟量输入的相关性质，主要包括 AI 模拟量输入功能框图、AI 校准、信号连接、AI 采集、AI 触发等，为用户在使用 PXI5690 过程中提供相关参考。

4.1 AI 功能框图

PXI5690 的模拟输入部分主要由连接器、输入通道选择、程控放大器、低通滤波器、模数转换、AI 缓存、触发等功能模块组成。

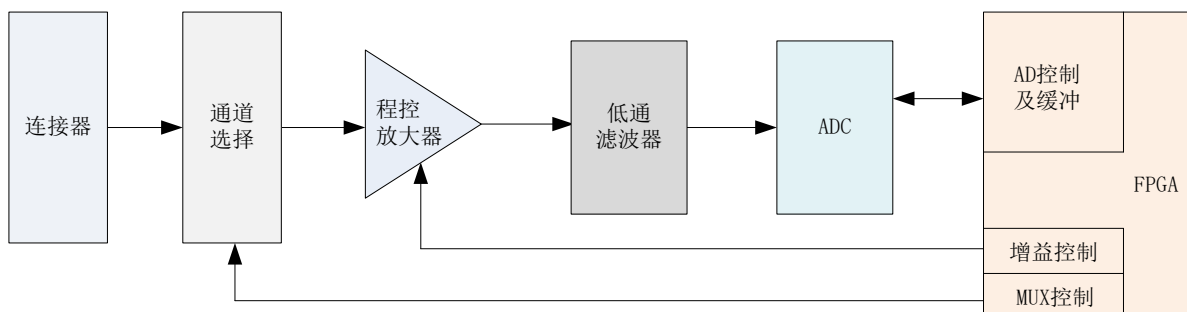


图 4-1-1 AI 功能框图

连接器：输入端口，实现相关模拟输入信号的接入。

通道选择：模拟输入通道通过通道选择模块实现对外部模拟信号的接地方式。

程控放大器：模拟输入信号需经程控放大模块进行放大或衰减，以确保模数转换的最高精度。

低通滤波器：可有效降低高频噪声并减少频率混叠。

模数转换器：将输入的模拟电压信号转换为数字信号的 ADC。

AI 缓存：FIFO 数据缓存器，确保模拟输入信号在采集过程中没有数据丢失。PXI5690 可存储 8K 采样点。

触发方式：PXI5690 支持软件强制触发、开始触发、暂停触发。

4.2 AI 数据采集注意事项

PXI5690 可以高速扫描模拟输入通道，实现高精度采集。但使用过程中会有一些因素增加系统的建立时间，降低系统测量的准确性。建立时间是指输入信号经 ADC 采样之前，程控放大器将输入信号放大至合适的量程范围内所需要的时间。

用户需注意以下几点，以确保高精度采集的实现。

4.2.1 使用低阻抗信号源

使用低阻抗信号源，可以缩短程控放大器建立时间，提高系统精确度，建议用户使用阻抗小于 $1K\Omega$ 的信号源。

有一种现象称为电荷注入效应，当扫描高阻抗信号导致建立时间增加。当只使用一个通道时，比如通道 0，所以多路复用只选择了一路，多路复用开关的电容会积累电荷。如果使用下一个通道，比如通道 1 被选择，这些积累的电荷会流入通道 1。如果信号源与通道 1 之间的输出阻抗足够高，通道 1 读取的结果会受到通道 0 一定的影响。这种效应被称为重影。所以，在被扫描的通道阵列中，对于悬空未使用的通道，建议将其通道接地，以减小重影的现象。

如果用户的信号源为高阻抗信号源，可通过降低采样率或使用一个外部电压跟随（如图 4-2-1）

来缩短系统的建立时间，使精确度得以提高。

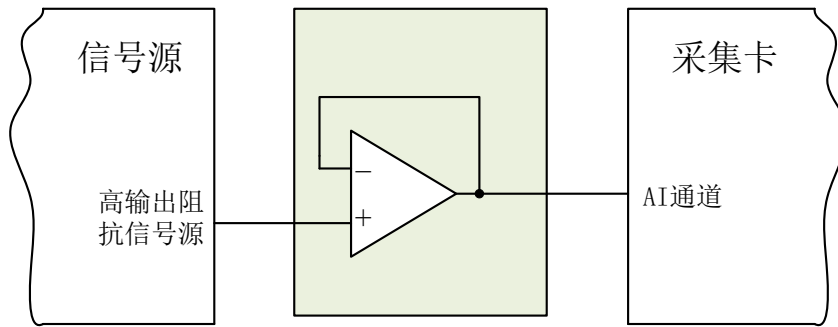


图 4-2-1 输入电压跟随框图

4.2.2 使用高质量电缆

使用高质量电缆可以最大限度地提高精确度，减小串扰、传输线效应和噪声等几个方面的影响。建议用户使用具有良好屏蔽效果的电缆。

4.2.3 选择合适的通道扫描顺序

避免大量程到小量程的切换，通道从一个大范围量程的通道切换到小范围量程的通道会增加建立时间。

假设一个 8 V 信号连接到通道 0 并且一个 80 mV 信号连接到通道 1。通道 0 的输入范围 $\pm 10V$ ，通道 1 的输入范围是 $\pm 2.5V$ 。当多路复用开关是从 0 到 1 扫描时，采样的误差就会很大。但是，从小量程到大量程，则增益放大器不需要多余的建立时间。

在扫描顺序上要规避开大小信号。例如：通道 0 为 8V，通道 1 为 80mV，可以在通道 2 接地，扫描的顺序为 0, 2, 1。这样就会提高增益放大器的建立时间。

用户还可以将采集电压相近的通道放在一起顺序扫描。例如：0, 2, 4 的信号在 3V~5V 之间，1, 3, 5 的信号在 -2V~0V 之间，用户就可将扫描的顺序设置为 0, 2, 4, 1, 3, 5。

4.2.4 选择合适的采样速率

在低速采集系统中，程控放大器可通过降低采样速率来增加精度。在高速采集系统中，使用求均值的方式，采样结果会更加精确。用户需根据实际需求选择合适的采样速率。

扫描方式的不同导致建立时间过长。比如，每个通道采样 100 个点，通道 0 采样一个点，然后通道 1 采样一个点，以此类推，此方式适用于各通道连续采样，信号可实时回读；或者是通道 0 采样 100 个点，然后通道 1 采样 100 个点，第二种方式会减小更多多路复用开关的信号建立时间，但是实时性较低，两种方式由用户的具体使用来选择。

4.3 AI 自动校准 (CAL)

PXI5690 产品出厂时已经校准，校准常量被保存在固定的存储区域，由于误差会随着时间和温度变化，建议用户在需要时重新校准。校准方式为外部接入基准源，通过软件界面手动校准 AI 通道的零点与满度。



① AI 校准时，必须停止当前的所有采样任务方可进行。

② 在 AI 校准开始前，请至少将采集卡预热 15 分钟。

4.4 AI 数据格式及码值换算

PXI5690 的数据以浮点形式显示。



用户若将超出最大模拟输入电压范围的信号连接至板卡会造成数据采集失真甚至设备损坏，由此造成的损坏本公司不承担任何责任。

表 4-4-1: AI 模拟量输入的数据格式

输入电压值	AD原始码(二进制)	AD原始码(十六进制)	求补后的码(十进制)
正满度	1111 1111 1111 1111	FFFF	65535
正满度-1LSB	1111 1111 1111 1110	FFFE	65534
中间值+1LSB	1000 0000 0000 0001	8001	32769
中间值(零点)	1000 0000 0000 0000	8000	32768
中间值-1LSB	0111 1111 1111 1111	7FFF	32767
负满度+1LSB	0000 0000 0001 0001	0001	1
负满度	0000 0000 0000 0000	0000	0

AI 采集的结果主要调用 `AI_ReadAnalog()` 函数以电压双精度浮点数的形式返回给用户。

如果用户调用 `AI_ReadBinary()` 函数以二进制原码形式返回的采样结果，可以有两种方法转换为实际电压值：

方法一、根据采样量程挡位 `nSampleRange` 调用 `AI_ScaleBinToVolt()` 函数进行二进制原码到电压值的隐式转换。

方法二、根据采样量程挡位 `nSampleRange` 调用 `AI_GetRangeInfo()` 函数获得换算系数后进行每个二进制原码到电压值的显式转换。换算公式：

$$fVolt = (nBinary[n] - RangeInfo.fOffsetCode) * RangeInfo.fCodeWidth;$$

或：

$$fVolt = nBinary[n] * RangeInfo.fCodeWidth - RangeInfo.fOffsetVolt;$$



为了简化用户设计，建议使用 `AI_ReadAnalog()` 函数直接写入电压值，省去电压换算环节。

4.5 AI 信号连接

信号源分为：浮接信号源、接地信号源

信号的接线方式分为：差分(DIFF)、无参考地单端(NRSE)、参考地单端(RSE)。

表 4-5-1：模拟量输入信号连接概述

表 4-5-1：模拟量输入信号连接概述

模拟信号 接地连接方式	浮接信号源	接地信号源
	<p>含义：浮接信号源是指没有与建筑物的接地系统连接，但是有一个隔离参考点的信号源。</p> <ul style="list-style-type: none"> ◆ 变压器、热电偶； ◆ 电池设备； ◆ 拥有隔离输出的仪器或者设备 	<p>含义：接地信号源是指与地系统连接的信号源，即它本身内部地和建筑物的接地系统是连接的。</p> <ul style="list-style-type: none"> ◆ 接入建筑供电系统的仪器和设备的非隔离输出
差分模式 (DIFF)		
无参考地 单端模式 (NRSE)		
参考地 单端模式 (RSE)		<p style="color: blue; text-align: center;">不推荐使用</p>

4.5.1 浮接信号源

浮接信号源是指没有与建筑物的接地系统连接，但是有一个隔离参考点的信号源。拥有隔离输出的仪器或者设备就是一个浮接信号源。常见的浮接信号源有变压器、热电偶、电池供电设备、隔离放大器的输出、光耦隔离器等。



用户在测量浮接信号源时，请务必将信号源的负端连接至 AGND（直接或经过偏置电阻连接），否则，信号源可能会浮动到采集卡的最大工作电压范围之外，甚至损坏测试设备。

4.5.1.1 差分模式（DIFF）

（1）适用场合

当输入通道满足以下任何条件时，推荐使用差分模式连接：

- 输入信号电平较低（ $<1V$ ）
- 连接信号与设备间的导线长度 $>3m$
- 输入信号需要一个隔离（单独）的地参考点或返回信号
- 信号导线通过的环境较嘈杂
- 模拟输入通道（AI+、AI-）都是有效信号

差分连接方式可有效降低噪声干扰和增强共模噪声抑制。

（2）连接方式

直接连接

对于内阻小于 100Ω 的直流耦合浮接信号源，推荐使用直接连接方式。即将信号源的正端直接连接至 AI+，将信号源的负端直接连接至 AI- 和 AGND，如图 4-5-1 所示。

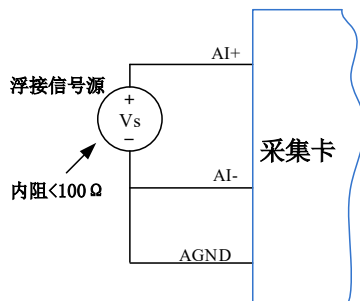


图 4-5-1 浮接信号源差分（DIFF）连接 -- 直接连接

单个偏置电阻连接

对于内阻较大的浮接信号源，推荐使用单个电阻连接方式。即将信号源的正端直接连接至 AI+，将信号源的负端直接连接至 AI-，且需将信号源的负端通过偏置电阻 R 连接至 AGND，其中电阻 R 为信号源内阻的 100 倍，如图 4-5-2 所示。

当浮接信号源的内阻较大时，会使大部分静电噪声耦合到正极（由于负极和地连接），造成信号的严重失衡。在这种情况下，使用单个电阻连接方式，偏置电阻会使信号路径接近平衡，两端耦合等量的噪声，这样可更好地抑制静电耦合噪声。

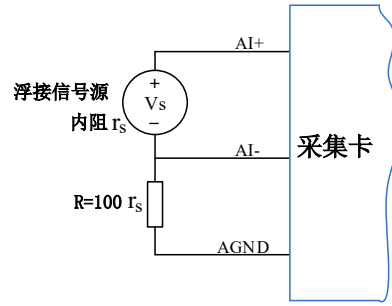


图 4-5-2 浮接信号源差分 (DIFF)连接 -- 单个偏置电阻连接

平衡偏置电阻连接

对于内阻较大的浮接信号源，也可以通过平衡偏置电阻的连接方式平衡信号路径。即在信号源正端与 AGND 间增加同样阻值大小的偏置电阻 R ，如图 4-5-3 所示。

在这种情况下，使用平衡偏置电阻连接相比单个偏置电阻连接可提供略好的噪声抑制，但会降低信号源的带载能力并引入增益误差。例如，源阻抗是 2K 欧姆，这两个电阻分别是 100K 欧姆，因此负载电阻为 200K 欧姆并产生-1%的增益差。

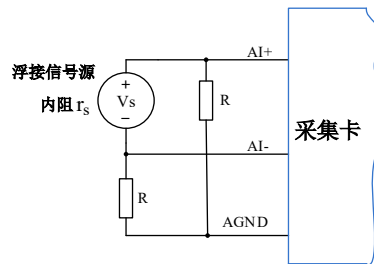


图 4-5-3 浮接信号源差分 (DIFF)连接 -- 平衡偏置电阻连接

交流耦合信号源连接

对于交流耦合（电容耦合）的浮接信号源，若信号源内阻较小，可以选择一个阻值范围在 $100\text{k}\Omega \sim 1\text{M}\Omega$ 的偏置电阻，并将电阻两端分别连接至信号源正端及 AGND，同时将信号源负端连接至 AGND。选择阻值范围在 $100\text{k}\Omega \sim 1\text{M}\Omega$ 的偏置电阻，即不会影响到带载能力，也不能因为输入偏置电流而产生明显的输入偏置电压。如果信号源的输出阻抗较大，可以选用上述平衡偏置电阻连接的方式，如图 4-5-4 所示，此种连接方式同样会降低信号源的带载能力并引入增益误差。

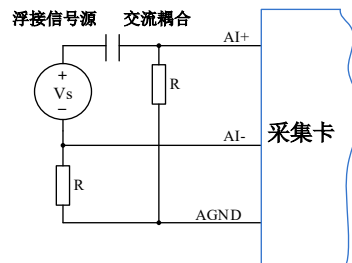


图 4-5-4 浮接信号源差分 (DIFF)连接 -- 交流耦合信号源平衡偏置电阻连接

4.5.1.2 无参考地单端模式 (NRSE)

(1) 适用场合

当输入通道满足以下任何条件时，推荐使用无参考地单端模式连接：

- 输入信号电平较高 ($>1\text{V}$)

- 连接信号与设备间的导线长度 $<3\text{m}$
- 输入信号与其它信号共用一个参考点

该连接方式相比差分模式会在待测信号中引入更多电磁噪声。

(2) 连接方式

浮接信号源无参考地单端模式连接方式与浮接信号源差分模式相似，只需用 AISE 替代原图中的 AI-即可，其中关于偏置电阻 R 的取值与浮接信号源差分模式相同。

4.5.1.3 参考地单端模式 (RSE)

(1) 适用场合

当输入通道满足以下任何条件时，推荐使用参考地单端模式连接：

- 输入信号能够共享一个公共参考点，AGND，其他信号用 RSE
- 输入信号电平较高 ($>1\text{V}$)
- 连接信号与设备间的导线长度 $<3\text{m}$

对于任何输入信号不符合上述条件的，差分输入连接具有更高的信号完整性。

(2) 连接方式

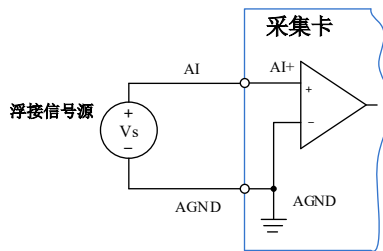


图 4-5-5 浮接信号源的参考地单端 (RSE) 连接

4.5.2 接地信号源

接地信号源是指与地系统连接的信号源，即它本身内部地和建筑物的接地系统是连接的。

假定测量设备与信号源接入到同一个供电系统的条件下，信号源已经连接到与设备相关的公共接地点。则接入建筑供电系统的仪器和设备的非隔离输出都属于接地信号源。



①通常两个独立接地信号源的接地具有不同的电势差。连接至建筑物接地的仪器的接地电势差为 10 mV 至 200 mV 。如电源线路连接不当，可导致该电势差增大。

②用户在测量接地信号源时，不推荐使用参考地单端模式连接相关待测信号，可以选用差分或无参考地单端的连接模式。



模拟输入信号需控制在正常量程范围内，否则会对设备造成损坏。由此造成的损失本公司不承担任何责任。

4.5.2.1 差分模式 (DIFF)

(1) 适用场合

当通道满足以下任何条件时，推荐使用差分模式 (DIFF) 连接：

- 输入信号电平较低 ($<1\text{V}$)
- 连接信号与设备间的导线长度 $>3\text{m}$
- 信号导线通过的环境较嘈杂

- 有两路有效的模拟输入通道 (AI+、AI-)

该连接方式可有效降低噪声干扰并增强共模噪声抑制。

(2) 连接方式

连接方式如下图 4-5-6 所示，图中 V_{cm} 为共模噪声和信号源地与设备地间的接地环路电势差，差分连接方式可有效抑制存在的共模噪声及接地电势差。

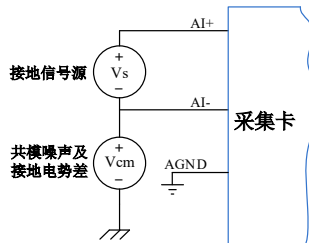


图 4-5-6 接地信号源的差分 (DIFF) 连接

4.5.2.2 无参考地单端模式 (NRSE)

(1) 适用场合

当通道满足以下任何条件时，推荐使用无参考地单端模式连接：

- 输入信号电平较高 ($>1V$)
- 连接信号与设备间的导线长度 $<3m$
- 输入信号与其它信号共用一个参考点

无参考地单端模式相比差分模式会在待测信号中引入更多电磁噪声。

(2) 连接方式

对于接地信号源单端信号的测量，必须采用无参考地单端模式 (NRSE) 连接，以避免接地环路电势差叠加至待测信号，引入测量误差。如图 4-5-7 所示，图中 V_{cm} 为共模噪声及信号源地与设备地间的接地环路电势差。

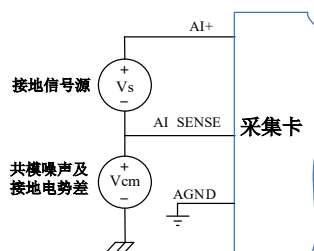


图 4-5-7 接地信号源的无参考地单端 (NRSE) 连接

4.6 AI 数据存储顺序

PXI5690 提供通道循环扫描的数据采集方式。

4.6.1 单通道

当采样通道总数量 (nSampChanCount) 等于 1 时，通道组内只有一个通道配置信息，即为单通道采集。

4.6.2 多通道

当采样通道总数量大于 1 时，通道组内有多个通道配置信息，则为多通道采集。

如果用户使能 2、0、1 通道，则数据排列方式：

通道 2 数据 0、通道 0 数据 0、通道 1 数据 0

通道 2 数据 1、通道 0 数据 1、通道 1 数据 1

通道 2 数据 2、通道 0 数据 2、通道 1 数据 2

.....

4.7 AI 内时钟与外时钟

4.7.1 时钟输入输出的连接

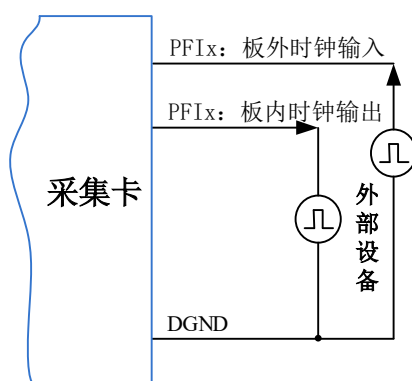


图 4-7-1 时钟输入输出的连接



当 AI 时钟与 AO 时钟同时输出时，默认为 AI 时钟输出。

4.7.2 内时钟功能及时钟输出

内时钟功能是根据用户指定的分频数将板载时钟振荡器经板载逻辑控制电路分频后产生的时钟信号去定时触发 AI 进行转换。采样时钟由参数 `AIPParam.fSampleRate` 指定。

例如当采集通道顺序为 2，0，1，内时钟的采集时序如图 4-7-2。

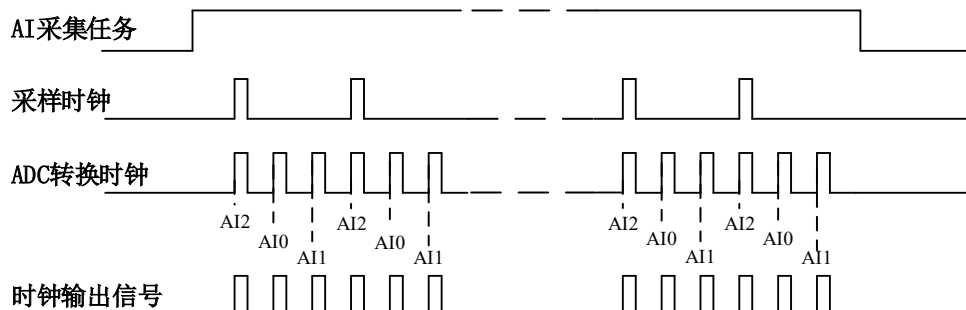


图 4-7-2 内时钟时序图

4.7.3 外时钟功能及时钟输出

外时钟功能是指使用板外时钟信号来定时触发 AI 进行转换。

该时钟信号通过板外时钟输入管脚 PFIx 接入。板外时钟信号可以是另外一块板卡的时钟输出，也可以是其他设备如时钟频率发生器等。

例如当采集通道顺序为 2, 0, 1, 外时钟的采集时序如图 4-7-3。

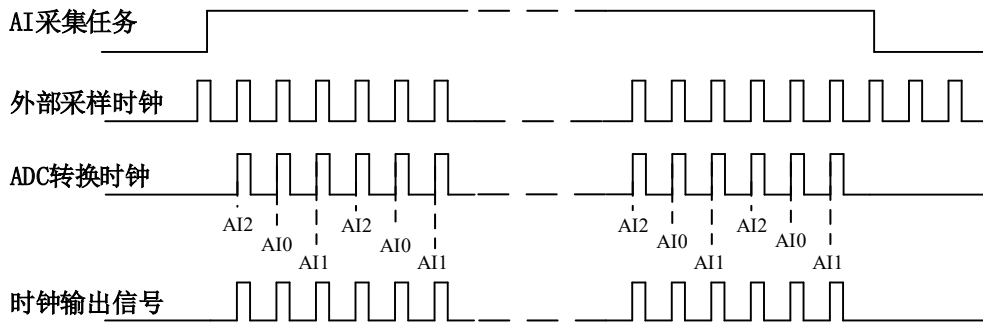


图 4-7-3 外时钟时序图

4.8 AI 采集模式

该采集卡的 AI 采集模式有按需单点采样、有限点采样、连续采样。

4.8.1 按需单点采样

按需单点采样可简单、方便的实现各通道单个点的采样，如图 4-8-1 所示。

按需单点采样功能是指用户根据需求，随时可以获取各个通道一个采样点的功能。该功能主要针对简单采样或采样实时性要求较高、数据量很少且采样时间不确定的应用中。采集实时性比较高，可方便的用于 PID, PLC 等实时的快速伺服闭环控制系统等场合。用户在每发出单点的读命令 (AI_ReadAnalog()或 AI_ReadBinary())后，设备快速的完成一次采集，各通道采集一个点，之后通过通讯总线将采集的 AI 数据迅速的传给 PC 机。

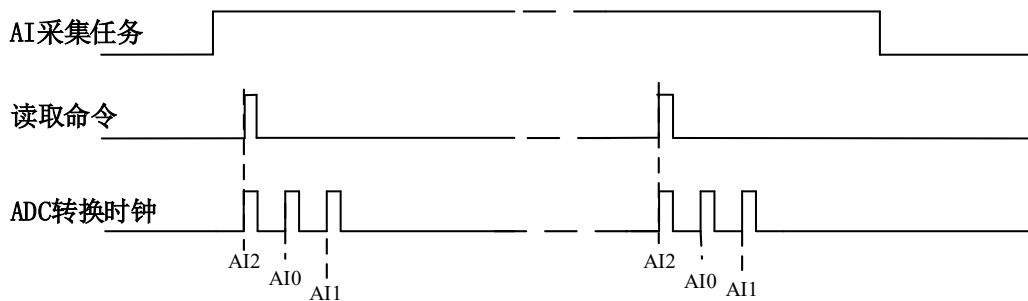


图4-8-1 按需单点采集

在按需单点采样模式下，AI 启动并被触发后，以 AI 最大采样频率作为转换时钟，按照预设的通道 AI2、AI0、AI1 顺序扫描采集，每通道各采集一个点，数据采集完成后将其传输到 PC 机完成一次单点采样。

- ① 在按需单点采样下，AI 转换频率受控于 AI 最大采样频率，而 AI 的采样速率则受制于用户的单点读命令。
- ② 在按需单点采样下，时钟输出 CLKOUT 无效。

4.8.2 有限点采样

有限点采样功能是指 AI 在采样过程中，以设置的采样速率扫描各采集通道，采集过程中不停顿，每通道各采集预设采样长度 (AIPParam.nSampsPerChan) 后自动停止采集的方式。

有限点采样用在已知采样总点数或采样总时间的采样任务中，尤其是用在带有触发的采样任务中。例如：需要在触发信号开始之后采集 2 秒钟长度的数据，使用有限点采样方式可以很方便的实

现此需求。使用时，需要指定每通道的采样长度，或将需要采集的时间根据采样速率转换为每通道的采样长度，比如当每个通道需采集 N 个数据 ($nSampsPerChan = N$)，采样方式如图 4-8-2 和图 4-8-3 所示。

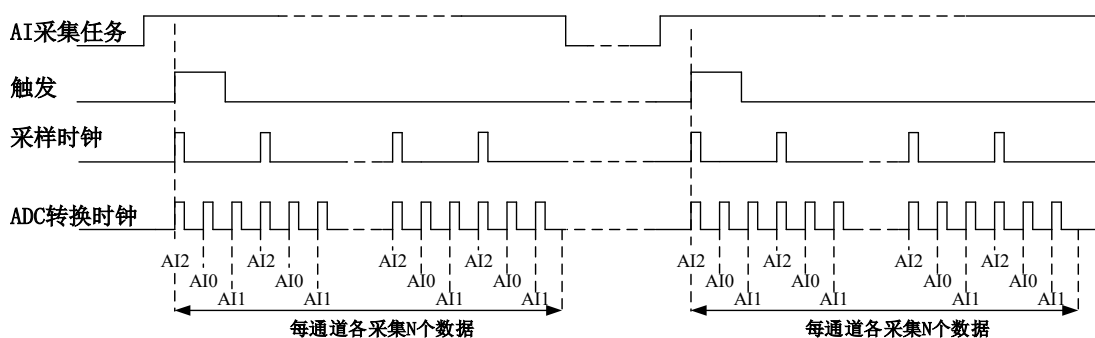


图 4-8-2 内时钟有限点采样

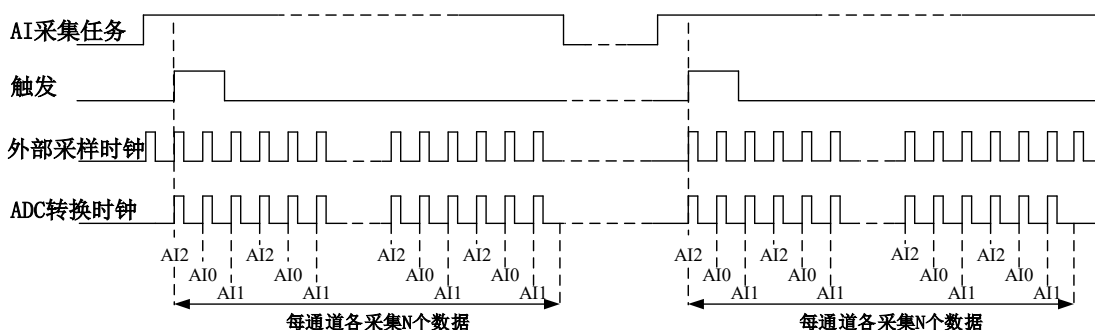


图4-8-3 外时钟有限点采样

在有限点采样模式下，AI 启动后等待触发事件，被触发后，以预设的内时钟（图 4-8-2）或外时钟（图 4-8-3）作为 AI 采样时钟，按照预设的通道 AI2、AI0、AI1 顺序扫描采集，每通道各采集 N 个数据完成后，数据通过通讯总线传输到 PC 机，至此完成一次有限点采集。若再次启动 AI 采集，等待触发事件，重复上述动作直至停止采集。

- ① 在内时钟有限点采样模式下，AI 转换频率为设置的内时钟频率。
- ② 在外时钟有限点采样模式下，AI 转换频率为外时钟频率，其频率不能大于 AI 的最大采样频率。

4.8.3 连续采样

连续采样功能是指 AI 在采样过程中每相邻两个采样点的时间相等，采集过程中不停顿，连续不间断的采集数据，直到用户主动停止采集任务。采样方式如图 4-8-4 和图 4-8-5 所示。

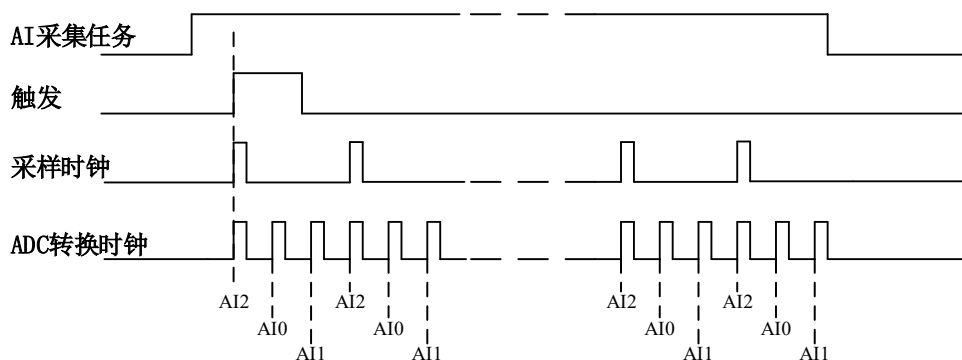


图4-8-4 内时钟连续采样

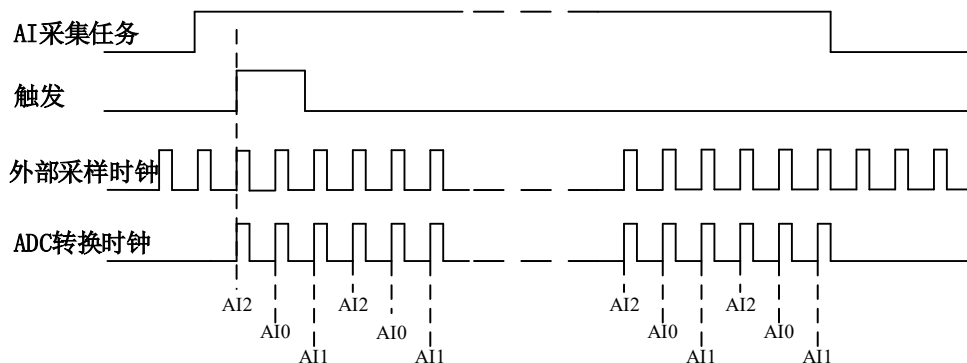


图4-8-5 外时钟连续采样

在连续采样模式下，AI 启动并开始触发后，以预设的内时钟（图 4-8-4）或外时钟（图 4-8-5）作为 AI 采样时钟，按照预设的通道 AI2、AI0、AI1 顺序扫描采集，采集完成后，继续扫描采集 AI2、AI0、AI1，以此循环直到用户停止 AI 采集。



① 在内时钟连续采样模式下，AI 的采样速率由参数 `fSampleRate` 指定。

② 在外时钟连续采样模式下，AI 的采样速率为外时钟输入频率，其频率不能大于 AI 的最大采样频率。

4.9 AI 触发功能

AI 包含三种不同的触发模式：开始触发、暂停触发。具体的触发模式请参考《触发》章节中《触发模式》的说明。

AI 采样支持模拟触发、数字触发两种触发类型，所以触发信号的来源既可以来自模拟触发器，也可以使用数字触发器。具体的触发类型请参考《触发》章节中《触发源选择》的说明。

4.10 多卡同步的实现方法

多卡同步可以有四种方案，第一：选择相同的背板时钟作为板卡的参考时钟，第二：采用主从卡级联，第三：采用共同的外触发，第四：采用共同的外时钟。

4.10.1 背板时钟同步功能

使用背板的 `PXI_CLK10M` 时钟，作为板卡的参考时钟，使多卡的 FPGA 主控芯片内的全局时钟同频率同相位。如图 4-10-1。

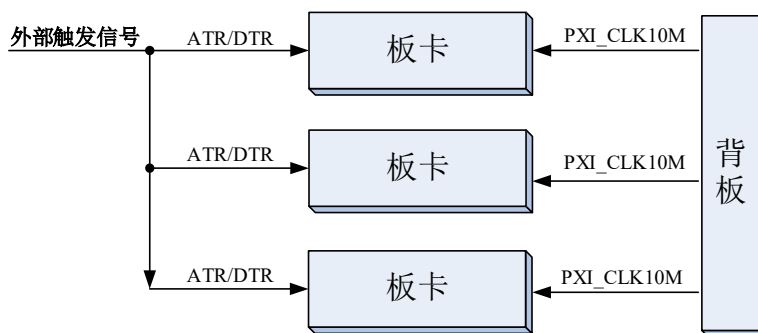


图 4-10-1 主从卡级联

4.10.2 其他同步功能

采用主从卡级联时，置主卡为内时钟源模式，从卡为外时钟源模式，连接好被采信号，按图 4-10-2 连接主从卡。先启动所有从卡，由于主卡没有被启动，此时主卡没有输出时钟信号，所以从卡进入等待状态，直到主卡被启动时所有板卡才开始同时动作。这种连接方式实现了多卡同步采样的功能。

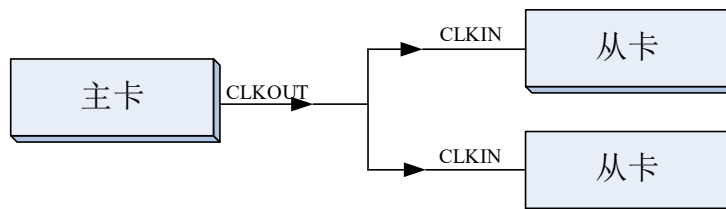


图 4-10-2 主从卡级联同步采集的连接方式

采用共同的外触发时，使能外部数字触发或通道模拟触发，置所有板卡的所有配置参数应保持一致。连接好被采信号，若为外部数字触发，则所有板卡从 PFI1 管脚接入同一个触发信号；若为通道模拟触发，则所有板卡从 AI 首通道/APFI 管脚接入同一个触发信号，并设置触发电平。启动所有板卡，此时采集卡并不采集，进入等待状态，直到触发信号满足条件时所有板卡才开始同时动作。这种连接方式实现了多卡同步采样的功能，但是每块板卡的板载晶振实际输出频率会有微小的差别，导致板卡间的偏差会随着采集时间的延长逐渐增大。

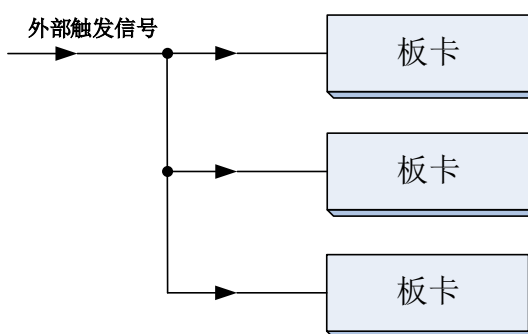


图 4-10-3 外触发同步采集的连接方式

采用共同的外时钟时，置时钟源为外部时钟源，且所有板卡的所有配置参数应保持一致。连接好被采信号，启动所有板卡，此时采集卡并不采集，进入等待状态，直到外部时钟信号接入时所有板卡才开始同时动作。这种连接方式实现了多卡同步采样的功能。

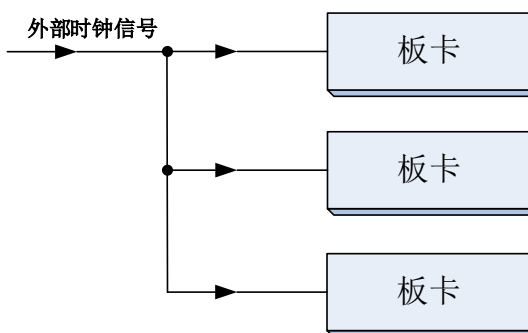


图4-10-4 外时钟同步采集的连接方式

5 数字量输入输出

本章主要介绍 PXI5690 数字量输入输出的相关性质，主要包括数字量输入输出功能框图、信号连接等，为用户在使用 PXI5690 过程中提供相关参考。

5.1 DI/DO 数字量输入输出功能框图

PXI5690 的数字量输入输出均为静态 I/O，其中 Port0 的每个端子可做输入输出，用户任意配置。Port1 的每个端子不但都可以作为输入或输出，用户可任意配置，也可作为复用功能控制。

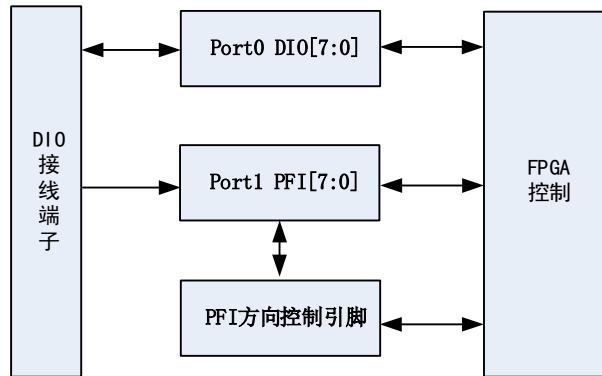


图5-1-1 DIO功能框图

输入输出电路保护：PXI5690 的所有数字输入输出接口均具备电路保护功能，以避免设备在过压、静电释放的情况下遭到损坏。

5.2 DI 数字量输入的连接方式

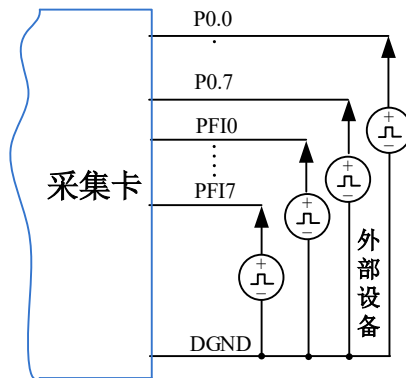
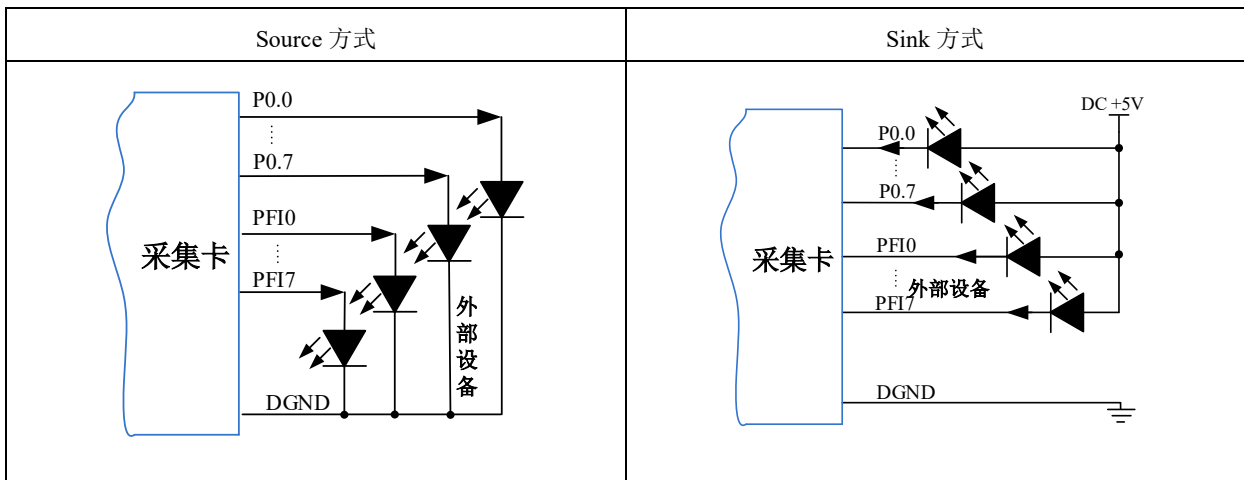


图5-2-1 DI 数字量输入的连接



用户若将超出最大数字输入电压范围的信号连接至板卡会造成数据采集失真甚至设备损坏，由此造成的损坏本公司不承担任何责任。

5.3 DO 数字量输出的连接方式



为降低板卡功耗，建议 DO 使用 Sink 方式。

当用户需驱动高电压或大电流设备时（比如 24V 继电器），需要用户自行设计外围驱动电路，可使用三极管驱动方式，如图 5-3-3， $I_c \approx VCC/R_L$ （ R_L 为继电器内阻），用户使用时一定要注意 I_c 要小于三极管 VT 的最大集电极电流。

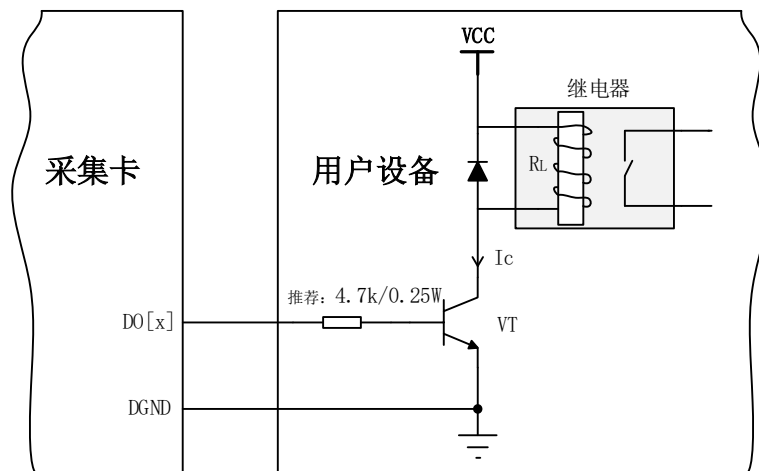


图 5-3-3 DO 数字量控制继电器电路

6 触发

触发是引起采样或者生成动作的信号，例如开始或停止数据采集。配置触发时，必须选择触发的模式以及触发的类型。大部分功能都支持内部软件触发以及外部数字触发。一些设备还支持模拟触发。不同的功能对应的触发模式及触发类型详见各功能触发章节的说明。本章重点介绍如何选择触发模式及触发类型。

6.1 触发源选择

6.1.1 触发源

触发源包含软件触发源、数字触发源和模拟触发源三部分。触发源选择如图 6-1-1 所示。

数字触发源可选择 PF10~PF17 中任一信号，使用过程中，被选中的数字触发源请勿悬空，否则该触发源会受到其他通道的干扰，导致误触发。

模拟触发源可选择 AI 通道中任一通道。选择 AI 通道作为模拟触发信号时，触发源选择“AI 首通道”，并将该通道设置为通道列表中的第一项，触发电平输入范围依赖于该通道设置的采集量程及地参考。使用过程中，被选中的模拟触发源请勿悬空，否则该触发源会受到其他通道的干扰，导致误触发。

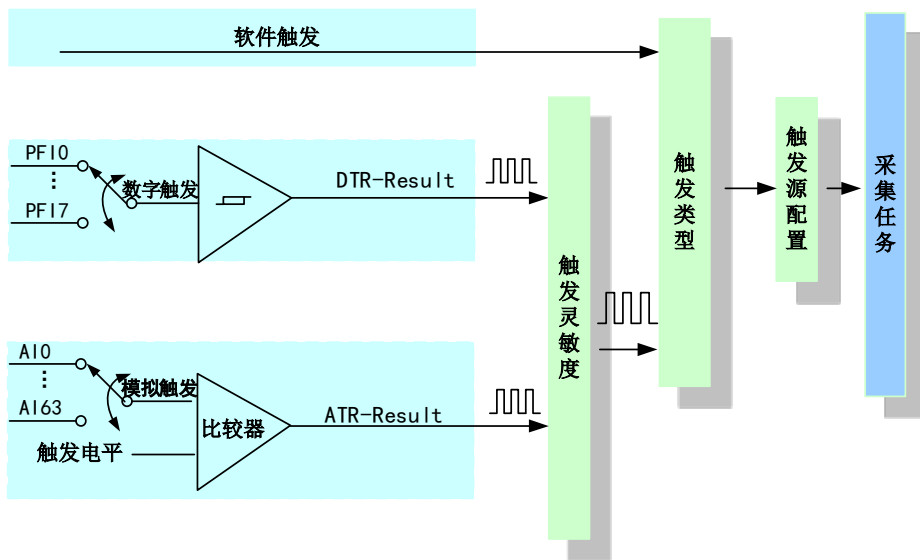


图 6-1-1 触发源选择

理想中的模拟触发信号和数字触发信号是没有抖动的。但实际中的模拟触发信号和数字触发信号会有很大的抖动，使用触发灵敏度（AIParam. nTriggerSens）可以很好的抑制抖动。如下图6-1-2所示：

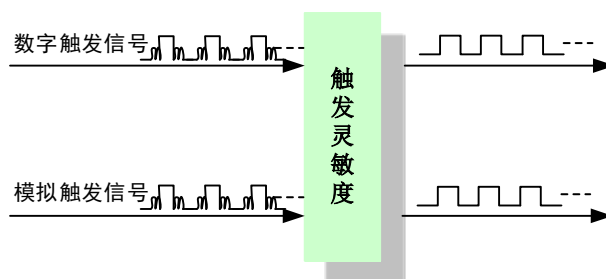


图 6-1-2 触发灵敏度

6.2 触发模式

PXI5690依据用户不同的需求，包含了开始触发、暂停触发两种触发功能。

6.2.1 开始触发

开始触发是根据触发源信号的变化特征来触发任务，即利用触发源信号的边沿信号作为触发条件。

开始触发的类型包含：无触发（软件自动触发）、模拟边沿、数字边沿。如图 6-2-1 所示。

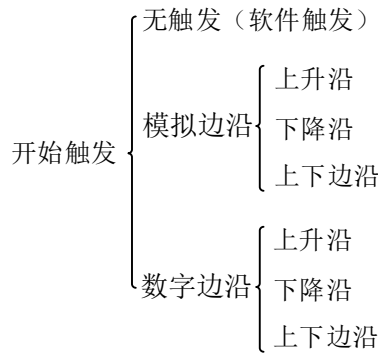


图 6-2-1 开始触发分类

以 AI 采集的模拟边沿触发-下降沿触发为例来说明，具体过程如图 6-2-2 所示。其他不再陈述。

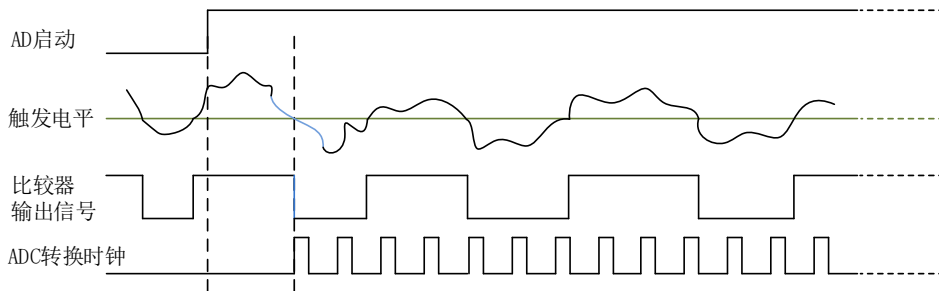


图6-2-2 模拟触发--下降沿触发

当触发方向选择下降沿触发连续采集时，开始采集任务，AI 并不立刻采集数据，当触发源信号从高电平变为低电平时，即触发源信号出现下降沿时，AI 立刻开始采集数据，直到此次采集任务结束或者用户点击“停止采集任务”按钮时停止。

6.2.1.1 硬件延时触发

硬件延时触发是隶属于开始触发中的一种触发功能。当延迟时间为0时，进行开始触发任务，当延迟时间大于0时，进行开始触发的硬件延时触发任务，延时时间由延迟点数和采样周期的乘积决定，触发方式如图6-2-3所示。

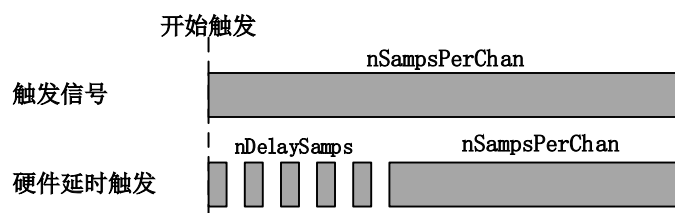


图 6-2-3 AI 硬件延时触发

当延迟点数大于 0 时，PXI5690 进行硬件延时触发任务，使用硬件延时触发可采集或生成触发事件发生后延时 $nDelaySamps$ 个数据之后的 $nSampsPerChan$ 个数据。

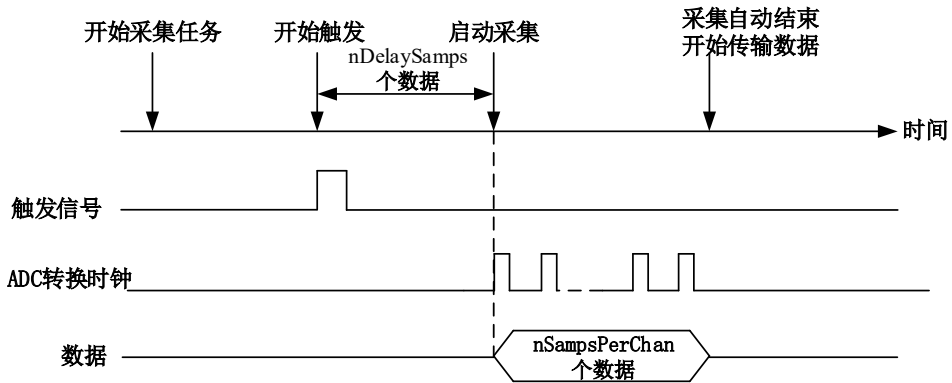


图 6-2-4 硬件延时触发

6.2.1.2 重触发

重触发是隶属于开始触发中的一种触发功能。该触发只在有限点采样时有效。

如图6-2-5所示当延迟时间为0时，触发事件发生时采集特定长度数据后停止，等待下一个触发信号；当延迟时间大于0时，触发信号发生时，延迟特定时间后采集特定长度的数据，停止采集等待下一个触发信号。

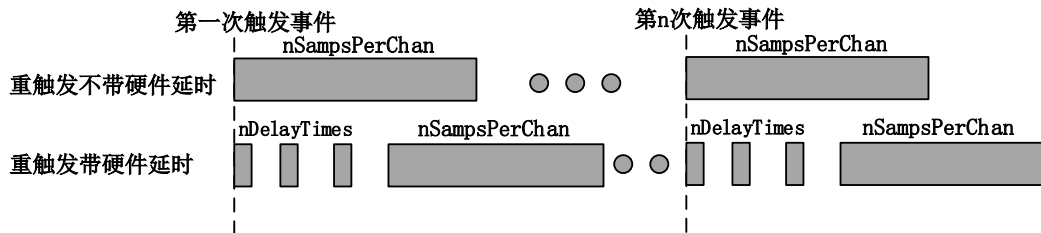


图 6-2-5 重触发

以 AI 采集的数字边沿触发-上升沿触发为例来说明无硬件延时，具体过程如图 6-2-6 所示。其他不再陈述。

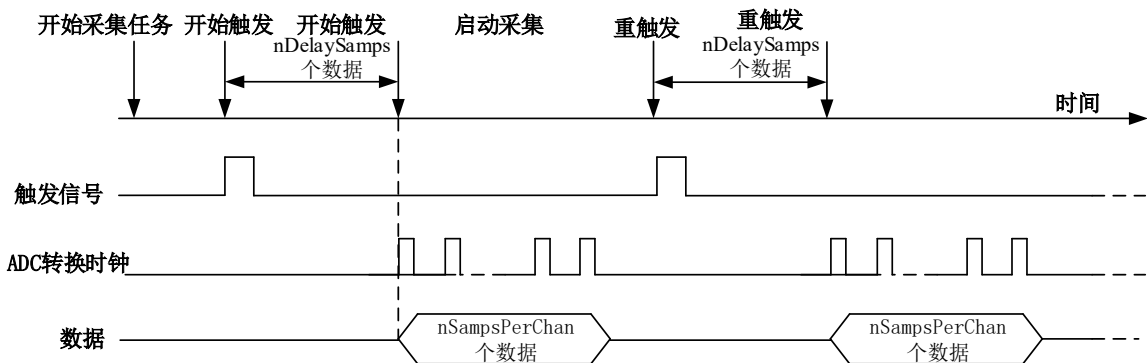


图 6-2-6 上升沿重触发

使用带延时的开始触发和硬件延时触发可以采集多次触发事件后的数据。如图 6-2-6 开始采集任务，第一个触发事件发生后采集特定长度数据，停止采集等待下一个触发事件直至停止采集任务。（重复触发信号发生在采集未完成前是无效的）

6.2.2 暂停触发

暂停触发是在连续任务下，根据触发源信号的电平特征来停止任务，即利用触发源信号的电平信号作为触发条件。

暂停触发的类型可分为：无触发（软件触发）、数字电平。如图 6-2-7。

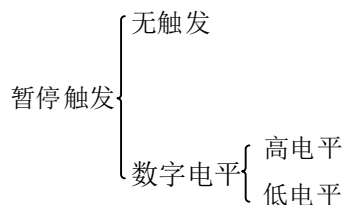


图 6-2-7 暂停触发分类

以 AI 连续采集中数字电平-高电平触发为例来说明，具体过程如图 6-2-8 所示。低电平触发不再陈述。

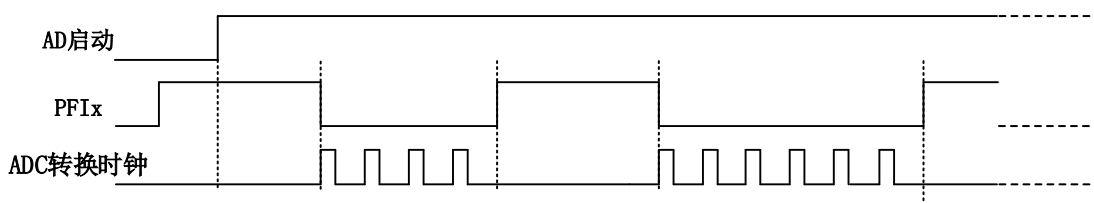


图 6-2-8 暂停触发—高电平暂停

当触发方向选择高电平暂停时，点击“开始采集”按钮，AD 并不立刻采集数据，当 PFIx 触发源信号为低电平时，AD 立刻采集数据；当触发源信号为高电平时，AD 停止采集，以此重复。即只在触发源信号为低电平时采集数据。

7 产品保修

7.1 保修

产品自出厂之日起，两年内用户凡遵守运输、贮存和使用规则，而质量低于产品标准者公司免费修理。

7.2 技术支持与服务

如果用户认为产品出现故障，请遵循以下步骤：

- 1)、描述问题现象。
- 2)、收集所遇问题的信息。

如：硬件版本号、软件安装包版本号、用户手册版本号、物理连接、软件界面设置、操作系统、电脑屏幕上不正常信息、其他信息等。

硬件版本号：板卡上的版本号，如 D2056500-00。

软件安装包版本号：安装软件时出现的版本号或在 ArtDAQ 中查询。

用户手册版本号：在用户手册中关于本手册中查找，如 V6.00.00

- 3)、打电话给供货商，描述故障问题。
- 4)、如果用户的产品被诊断为发生故障，本公司会尽快解决。

7.3 返修注意事项

在公司售出的产品包装中，用户将会找到该产品和这本说明书，同时还有产品质保卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡、用户问题描述单同产品一起寄回本公司。

附录 A：各种标识、概念的命名约定

AI0、AI1.....AI_n 表示模拟量输入通道引脚(Analog Input), n 为模拟量输入通道编号(Number).

AO0、AO1.....AO_n 表示模拟量输出通道引脚(Analog Output), n 为模拟量输出通道编号(Number).

CTR0、CTR1.....CTR_n 表示计数器通道引脚(Analog Output), n 为计数器输入通道编号(Number).

DI0、DI1.....DI_n 表示数字量 I/O 输入引脚(Digital Input), n 为数字量输入通道编号(Number).

DO0、DO1.....DO_n 表示数字量 I/O 输出引脚(Digital Output), n 为数字量输出通道编号(Number).

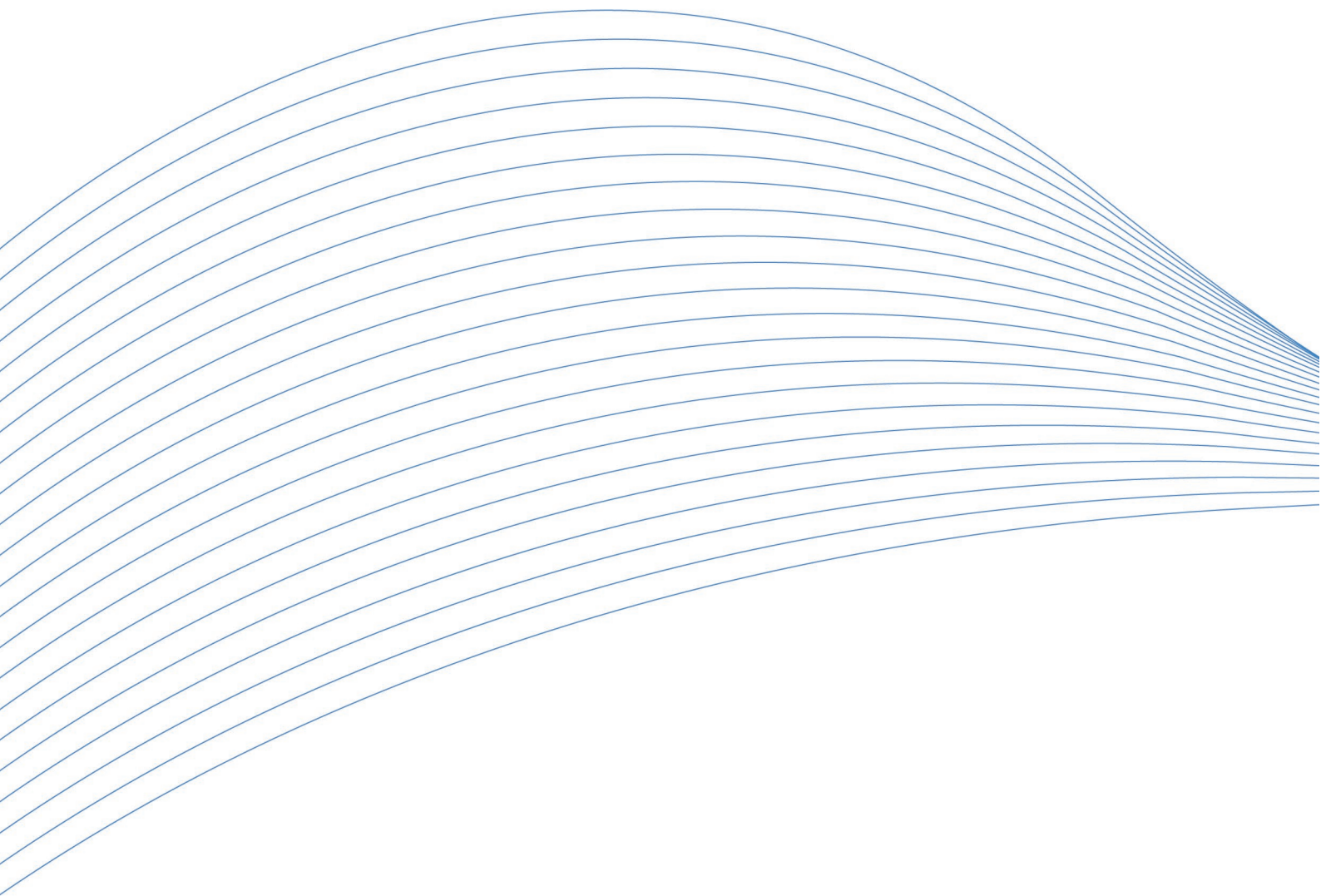
ATR 模拟量触发源信号(Analog Trigger).

DTR 数字量触发源信号(Digital Trigger).

AIPParam 指的是 AI 初始化函数中的 AIPParam 参数，它的实际类型为结构体 PXI5690_AI_PARAM.

CN1、CN2.....CN_n 表示设备外部引线连接器(Connector)，如 37 芯 D 型头等，n 为连接器序号(Number).

JP1、JP2.....JP_n 表示跨接套或跳线器(Jumper), n 为跳线器序号(Number).



阿尔泰科技

服务热线：400-860-3335

网址：www.art-control.com